

8th CIES Technology Forum VIRTUAL

2023年3月27日 (月) - 28日 (火)

成果報告会

3月27日
(月) **DAY1**

http://www.cies.tohoku.ac.jp/8th_forum/

第1部 [Live] 9:00-12:00 (JST)

9:00-9:05	主催者挨拶 東北大学総長	大野 英男 (東北大学)
9:05-9:30	来賓挨拶 TIA運営最高会議 議長	東 哲郎 (TIA)
	来賓挨拶 文部科学省 研究開発局長	千原 由幸 (文部科学省)
	来賓挨拶 経済産業省 大臣官房審議官 (産業技術環境局担当)	田中 哲也 (経済産業省)
	来賓挨拶 特許庁 審査第四部 部長	大森 伸一 (特許庁)
	9:30-10:00	CIES概要説明
10:00-10:20	産学共同研究 不揮発性ワーキングメモリを目指したSTT-MRAMとその製造技術の研究開発	池田 正二 (東北大学)
10:20-10:35	産学共同研究 強磁性トンネル接合素子を用いた高感度磁気センサの開発	安藤 康夫 (東北大学)
10:35-10:50	産学共同研究 組込みシステムセキュリティ技術の研究開発	本間 尚文 (東北大学)
10:50-11:10	文科省次世代X-nics半導体創生拠点形成事業 スピントロニクス融合半導体創出拠点	遠藤 哲郎 (東北大学)
11:10-11:25	NEDOポスト5G情報通信システム基盤強化研究開発事業 半導体プロセス1.5nmノード以降の不揮発性MRAMの微細加工基盤技術の研究開発	池田 正二 (東北大学)
11:25-11:40	NEDO高効率・高速処理を可能とするAIチップ・次世代コンピューティングの技術開発事業 CMOS/スピントロニクス融合技術によるAI処理半導体の設計効率化と実証、及び、 その応用技術に関する研究開発	羽生 貴弘 (東北大学)
11:40-11:55	文科省革新的パワーエレクトロニクス創出基盤技術研究開発事業 脱炭素社会実現に向けた集積化パワーエレクトロニクスの研究開発	高橋 良和 (東北大学)
11:55-12:00	閉会挨拶	遠藤 哲郎 (東北大学)

第2部 [Streaming] 17:00-19:30 (JST)

17:00-17:30	CIES概要説明	遠藤 哲郎 (東北大学)
17:30-17:50	産学共同研究 不揮発性ワーキングメモリを目指したSTT-MRAMとその製造技術の研究開発	池田 正二 (東北大学)
17:50-18:05	産学共同研究 強磁性トンネル接合素子を用いた高感度磁気センサの開発	安藤 康夫 (東北大学)
18:05-18:20	産学共同研究 組込みシステムセキュリティ技術の研究開発	本間 尚文 (東北大学)
18:20-18:40	文科省次世代X-nics半導体創生拠点形成事業 スピントロニクス融合半導体創出拠点	遠藤 哲郎 (東北大学)
18:40-18:55	NEDOポスト5G情報通信システム基盤強化研究開発事業 半導体プロセス1.5nmノード以降の不揮発性MRAMの微細加工基盤技術の研究開発	池田 正二 (東北大学)
18:55-19:10	NEDO高効率・高速処理を可能とするAIチップ・次世代コンピューティングの技術開発事業 CMOS/スピントロニクス融合技術によるAI処理半導体の設計効率化と実証、及び、 その応用技術に関する研究開発	羽生 貴弘 (東北大学)
19:10-19:25	文科省革新的パワーエレクトロニクス創出基盤技術研究開発事業 脱炭素社会実現に向けた集積化パワーエレクトロニクスの研究開発	高橋 良和 (東北大学)
19:25-19:30	閉会挨拶	遠藤 哲郎 (東北大学)

主催：東北大学国際集積エレクトロニクス研究開発センター

共催：東北大学電気通信研究所

後援：内閣府、文部科学省、経済産業省、特許庁、日本学術振興会、科学技術振興機構、
新エネルギー・産業技術総合開発機構、工業所有権情報・研修館