

革新的集積エレクトロニクス技術による
フィジカル空間の持続的発展

- ◆ 超低消費電力エッジコンピューティング
- ◆ カーエレクトロニクス
- ◆ 脳型知能システム



TOHOKU
UNIVERSITY



5th CIES Technology Forum

2019年3月26日

大手町サンケイプラザ 3F (東京都千代田区大手町1-7-2)

JST OPERAシンポジウム

主催者挨拶	矢島敬雅 (東北大学)
来賓挨拶	西條正明 (文部科学省)
	野口義博 (科学技術振興機構)
基調講演	叶田玲彦 (日立製作所)
概要説明	遠藤哲郎 (東北大学)
成果報告	佐藤英夫 (東北大学) 高橋良和 (東北大学)
	夏井雅典 (東北大学) 深見俊輔 (東北大学)
	田村 亮、渡辺直良 (アドバンテスト)
	佐藤茂行、内海良一、小磯直哉 (東栄科学産業)
	高橋将友 (東京精密) 清藤英博 (日本マイクロニクス)
	野中賢一 (ケーヒン)
閉会挨拶	池田良成 (富士電機)
	遠藤哲郎 (東北大学)

JST ACCELシンポジウム

主催者挨拶	矢島敬雅 (東北大学)
来賓挨拶	金子忠利 (文部科学省)
	後藤吉正 (科学技術振興機構)
基調講演	三沢信裕 (三重富士通セミコンダクター)
概要説明	遠藤哲郎 (東北大学)
成果報告	遠藤哲郎 (東北大学) 白石賢二 (名古屋大学)
	影島博之 (島根大学) 伊藤公平 (慶應義塾大学)
	泉妻宏治 (グローバルウェーハズ・ジャパン)
閉会挨拶	政岡 徹 (科学技術振興機構)

後援 文部科学省、科学技術振興機構

March 24 - 26, 2019

DAY 3

参加お申込み

[www.cies.tohoku.ac.jp/
5th_forum/entry.html](http://www.cies.tohoku.ac.jp/5th_forum/entry.html)

参加費：無料

事前お申込期限：

2019年3月20日

東北大学

国際集積エレクトロニクス研究開発センター

〒980-8572

宮城県仙台市青葉区荒巻字青葉468-1

TEL 022-796-3410 FAX 022-796-3432

support-office@cies.tohoku.ac.jp

www.cies.tohoku.ac.jp

5th CIES Technology Forum

2019年3月26日

大手町サンケイプラザ 3F

JST-OPERA
JST-ACCEL
シンポジウム

革新的集積エレクトロニクス技術による
フィジカル空間の持続的発展

◆ 超低消費電力エッジコンピューティング

◆ カーエレクトロニクス

◆ 脳型知能システム

DAY 3

JST OPERAシンポジウム

<<<参加受付開始: 8:15am>>>

9:00-9:20	主催者挨拶 東北大学理事 (産学連携担当)	矢島敬雅 (東北大学)
	来賓挨拶 文部科学省 科学技術・学術政策局 産業連携・地域支援課長	西條正明 (文部科学省)
	来賓挨拶 科学技術振興機構 イノベーション拠点推進部 部長	野口義博 (科学技術振興機構)
9:20-9:50	基調講演 電力変換の革新を目指す 日立の直列SST技術への取り組み	叶田玲彦 (日立製作所)
9:50-10:05	OPERA概要	遠藤哲郎 (東北大学)
10:05-10:25	スピントロニクス素子開発 (形状磁気異方性MTJ)	深見俊輔 (東北大学)
10:25-10:45	インテリジェント輸送システムのための基盤技術	夏井雅典 (東北大学)
10:45-11:05	スピントロニクス集積回路の測定技術の研究開発	佐藤英夫 (東北大学) 田村亮、渡辺直良 (アドバンテスト) 佐藤茂行、内海良一、小磯直也 (東栄科学産業) 高橋将友 (東京精密)、清藤英博 (日本マイクロニクス)
11:05-11:25	GaN on Si デバイス適用パワーエレクトロニクス技術	高橋良和 (東北大学)
11:25-11:45	自動車の電動化の現状と将来	野中賢一 (ケーヒン)
11:45-12:05	パワーモジュール技術の現状と今後	池田良成 (富士電機)
12:05-12:15	閉会の辞	遠藤哲郎 (東北大学)

JST ACCELシンポジウム

13:30-13:50	主催者挨拶 東北大学理事 (産学連携担当)	矢島敬雅 (東北大学)
	来賓挨拶 文部科学省 研究振興局 基礎研究振興課 基礎研究推進室長	金子忠利 (文部科学省)
	来賓挨拶 科学技術振興機構 理事	後藤吉正 (科学技術振興機構)
13:50-14:30	基調講演 IoE社会に向けた低消費電力デバイスへの挑戦	三沢信裕 (三重富士通セミコンダクター)
14:30-14:40	ACCEL概要	遠藤哲郎 (東北大学)
14:40-15:20	縦型BC-MOSFET開発と高密度ワーキングメモリロジックへの展開	遠藤哲郎 (東北大学)
15:20-15:50	3次元構造MOSFETを支える界面原子制御① 計算科学からのアプローチ	白石賢二 (名古屋大学)、影島博之 (島根大学)
15:50-16:20	3次元構造MOSFETを支える界面原子制御② ナノ計測からのアプローチ	伊藤公平 (慶應義塾大学)、遠藤哲郎 (東北大学) 泉妻宏治 (グローバルウェーブズ・ジャパン)
16:20-16:50	3次元構造デバイスに求められるウェハー技術	泉妻宏治 (グローバルウェーブズ・ジャパン)
16:50-17:00	閉会の辞	政岡 徹 (科学技術振興機構)

東北大学

国際集積エレクトロニクス

研究開発センター

〒980-8572

宮城県仙台市青葉区荒巻字青葉468-1

TEL 022-796-3410

FAX 022-796-3432

support-office@cies.tohoku.ac.jp

