

革新的集積エレクトロニクス技術による

フィジカル空間の持続的発展

◆超低消費電力エッジコンピューティング

◆カーエレクトロニクス

◆脳型知能システム



TOHOKU  
UNIVERSITY



5th

CIES

Technology

Forum

March 24 - 26, 2019

DAY 2

CIES成果報告会

2019年3月25日

大手町サンケイプラザ 4F

〒100-0004 東京都千代田区大手町1-7-2

主催者挨拶 大野英男 (東北大学)

来賓挨拶 須藤 亮 (内閣府)  
松尾泰樹 (文部科学省)  
渡邊昇治 (経済産業省)  
山下 崇 (特許庁)

概要説明 遠藤哲郎 (東北大学)

成果報告 遠藤哲郎 (東北大学) 張山昌論 (東北大学)  
伊藤康一 (東北大学) 安藤康夫 (東北大学)  
丹羽正昭 (東北大学) 溝本安展 (東北大学)

閉会挨拶 遠藤哲郎 (東北大学)

後援 内閣府、文部科学省、経済産業省、特許庁、  
日本学術振興会、科学技術振興機構、  
新エネルギー・産業技術総合開発機構、  
工業所有権情報・研修館

参加お申込み

[www.cies.tohoku.ac.jp/  
5th\\_forum/entry.html](http://www.cies.tohoku.ac.jp/5th_forum/entry.html)

参加費：無料

事前お申込期限：

2019年3月20日

東北大学

国際集積エレクトロニクス研究開発センター

〒980-8572

宮城県仙台市青葉区荒巻字青葉468-1

TEL 022-796-3410 FAX 022-796-3432

support-office@cies.tohoku.ac.jp

[www.cies.tohoku.ac.jp](http://www.cies.tohoku.ac.jp)

# 5th CIES Technology Forum

2019年3月25日

大手町サンケイプラザ 4F

成果  
報告会

革新的集積エレクトロニクス技術による  
フィジカル空間の持続的発展  
◆超低消費電力エッジコンピューティング  
◆カーエレクトロニクス  
◆脳型知能システム

# DAY 2

<<<参加受付開始 : 9:15am>>>

|             |   |              |
|-------------|---|--------------|
|             | 主催者挨拶 東北大学総長  | 大野英男 (東北大学)  |
|             | 来賓挨拶 内閣府 プログラム統括  | 須藤 亮 (内閣府)   |
| 10:00-10:30 | 来賓挨拶 文部科学省 科学技術・学術政策 局長   | 松尾泰樹 (文部科学省) |
|             | 来賓挨拶 経済産業省 産業技術環境局 審議官 (産業技術環境局担当)                                      | 渡邊昇治 (経済産業省) |
|             | 来賓挨拶 特許庁 審査第四部 部長   | 山下 崇 (特許庁)   |
|             | CIES概要説明  | 遠藤哲郎 (東北大学)  |
| 11:10-11:50 | 産学共同研究<br>不揮発性ワーキングメモリを目指したSTT-MRAMとその製造技術の研究開発                         | 遠藤哲郎 (東北大学)  |
| 11:50-13:20 | 昼食  |              |
| 13:20-13:50 | 産学共同研究<br>低消費電力・高性能エッジAIプロセッサの開発  | 張山昌論 (東北大学)  |
| 13:50-14:20 | 産学共同研究<br>組み込みシステムセキュリティ技術の研究開発   | 伊藤康一 (東北大学)  |
| 14:20-14:50 | 産学共同研究<br>強磁性トンネル接合素子を用いた高感度磁気センサの開発                                    | 安藤康夫 (東北大学)  |
| 14:50-15:10 | 休憩  |              |
| 15:10-15:40 | JSPS研究拠点形成事業 (日-英-仏)<br>革新的半導体材料・デバイスを開発する国際連携研究拠点の形成                   | 丹羽正昭 (東北大学)  |
| 15:40-16:00 | JST ACCELプロジェクト<br>縦型BC-MOSFET による三次元集積工学と応用展開                          | 遠藤哲郎 (東北大学)  |
| 16:00-16:40 | 内閣府ImPACT<br>大野社会実装分科会 スピントロニクス集積回路プロジェクト                               | 遠藤哲郎 (東北大学)  |
| 16:40-17:00 | JST OPERAプロジェクト<br>世界の知を呼び込むIT・輸送システム融合型エレクトロニクス技術の創出                   | 遠藤哲郎 (東北大学)  |
| 17:00-17:20 | 地域連携プロジェクト<br>CIESの地域連携活動の進捗と展望   | 溝本安展 (東北大学)  |
| 17:20-17:40 | 内閣府SIP第2期 フィジカル空間デジタルデータ処理基盤<br>超低消費電力MTJ/CMOS Hybrid IoT デバイス基盤技術の研究開発 | 遠藤哲郎 (東北大学)  |
| 17:40-17:50 | 閉会挨拶  | 遠藤哲郎 (東北大学)  |

東北大学  
国際集積エレクトロニクス  
研究開発センター

〒980-8572  
宮城県仙台市青葉区荒巻字青葉468-1  
TEL 022-796-3410  
FAX 022-796-3432  
support-office@cies.tohoku.ac.jp

